

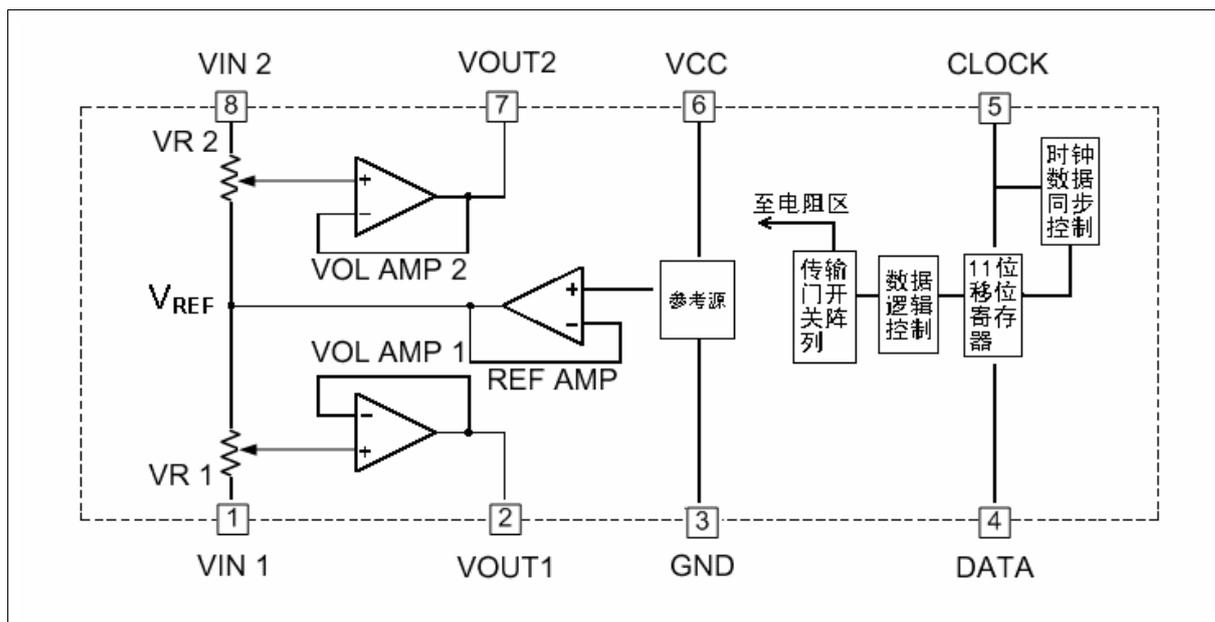
产品简介

M62429 采用二线制串行数据信号控制，内置参考源电路以减少构成电子音量调节器的外围元件，本产品可与三菱公司的 M62429P/FP 产品完全兼容。

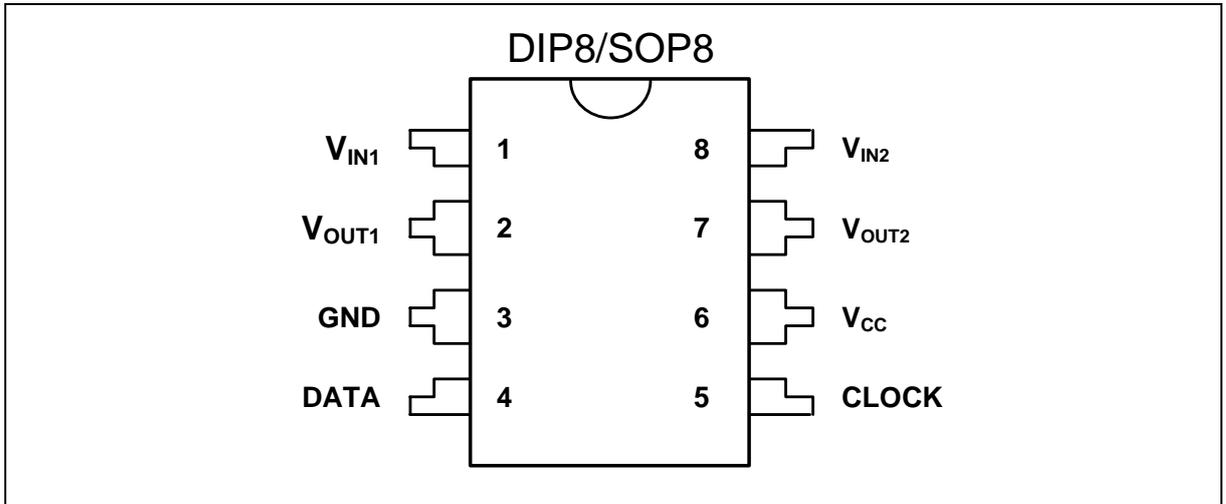
产品特点

- ◆ 二线制串行数据信号控制
- ◆ 可独立或同时对双通道进行控制
- ◆ 内置参考源电路
- ◆ 84 级音量调节 (1dB / step)，调节范围是 0dB ~ - 83dB
- ◆ 低谐波失真度、低噪声电压
- ◆ 采用 DIP8 封装形式

结构框图



引脚分配



引脚说明

引脚号	引脚名称	引脚功能
1	V _{IN1}	通道 1 输入引脚
2	V _{OUT1}	通道 1 输出引脚
3	GND	地
4	DATA	控制信号输入引脚(输入数据与时钟同步)
5	CLOCK	为传送串行信号的时钟输入
6	V _{CC}	电源(使用去耦电容稳定该引脚)
7	V _{OUT2}	通道 2 输出引脚
8	V _{IN2}	通道 2 输入引脚

参数说明

极限额定参数

符号	参数说明	数值	单位
V _{CC}	电源电压	6.0	V
PD	最大功耗	625	mW
T _{opr}	工作温度	- 20 ~ + 75	°C
T _{stg}	储藏温度	- 55 ~ + 125	°C

电特性参数

(测试条件: V_{CC} = 5V, T_a = +25°C, 除非另有说明)

符号	参数说明	测试条件	技术指标			单位
			最小值	典型值	最大值	
I _{CC}	静态电流		-	6	12	mA
ATT _{MAX}	最大衰减	ATT= - ∞	-	-90	-80	dB
ATT _{ERR}	衰减误差	ATT=0	-2.0	0	2.0	dB
V _{IM}	最大输入电压	THD=1%, ATT= -6dB	1.5	1.7	-	V _{rms}
V _{OM}	最大输出电压	THD=1%	0.8	1.3	-	V _{rms}
V _{NO1}	输出噪声电压	ATT=0, R _g =0, JIS-A	-	4	10	μV _{rms}
V _{NO2}		ATT= - ∞, R _g =0, JIS-A	-	5	10	μV _{rms}
THD	总谐波失真	f=1kHz, V _O =0.5V _{rms} , ATT=0	-	0.01	0.05	%
CS	通道隔离度	f=1kHz, JIS-A	-	-80	-70	dB

数字单元直流特性

符号	参数说明	测试条件		技术指标			单位
				最小值	典型值	最大值	
V _{IL}	输入低电平	Data/CLK 端		0	-	0.2V _{CC}	V
V _{IH}	输入高电平			0.8V _{CC}	-	V _{CC}	V
I _{IL}	输入低电平 电流	输入电平为 0V	Data/CLK 端	-10	-	10	μA
I _{IH}	输入高电平 电流	输入电平为 5V		-	-	10	μA

数字单元交流特性

符号	参数说明	测试条件	技术指标			单位
			最小值	典型值	最大值	
t_{cr}	时钟周期	-	4	-	-	μs
t_{WHC}	高电平的脉冲宽度	-	1.6	-	-	μs
t_{WLC}	低电平的脉冲宽度	-	1.6	-	-	μs
t_r	上升沿时间	-	-	-	0.4	μs
t_f	下降沿时间	-	-	-	0.4	μs
t_{SD}	数据建立时间	-	0.8	-	-	μs
t_{HD}	数据保持时间	-	0.8	-	-	μs